

Rockwell Automation, Inc.

MicroLogix, SLC500 Series

DF1 Driver

지원 버전 TOP Design Studio

V1.0 이상



CONTENTS

본 사 (주)MXOn의 "Touch Operation Panel(MXOn TOP) Series"를 사용해 주시는 고객님께 감사 드립니다. 본 매뉴얼을 읽고 "TOP-외부장치"의 접속 방법 및 절차를 숙지해 주십시오.

1. 시스템 구성 [2 페이지](#)

접속에 필요한 기기, 각 기기의 설정, 케이블, 구성 가능한 시스템에 대해 설명합니다.

2. 외부 장치 선택 [3 페이지](#)

TOP 기종과 외부 장치를 선택합니다.

3. TOP 통신 설정 [4 페이지](#)

TOP 통신 설정 방법에 대해서 설명합니다.

4. 외부 장치 설정 [10 페이지](#)

외부 장치의 통신 설정 방법에 대해서 설명합니다.

5. 케이블 표 [11 페이지](#)

접속에 필요한 케이블 사양에 대해 설명합니다.

6. 지원 어드레스 [13 페이지](#)

본 절을 참조하여 외부 장치와 통신 가능한 어드레스를 확인하십시오.

1. 시스템 구성

본 드라이버는 "Rockwell Automation – MicroLogix/SLC500 Series" 의 시스템 구성은 아래와 같습니다.

시리즈	CPU	Link I/F	통신 방식	시스템 설정	케이블
MicroLogix	MicroLogix1500 (1764-LRP)	Channel 1	RS-232C	3.1 설정 예제 1 (4 페이지)	5.1 케이블 표 1 (9 페이지-(A))
	MicroLogix 1000 MicroLogix 1200 MicroLogix 1500 (1764-LSP, 1764-LRP)	Channel 0	RS-232C	3.1 설정 예제 1 (4 페이지)	5.2 케이블 표 2 (9 페이지-(B))
		AIC + 1761-NET-AIC (Advanced Interface Converter)	RS-232C	3.1 설정 예제 1 (4 페이지)	5.3 케이블 표 3 (9 페이지-(C))
SLC500	SLC 5/03 SLC 5/04 SLC 5/05	Channel 0	RS-232C	3.1 설정 예제 1 (4 페이지)	5.1 케이블 표 1 (9 페이지-(A))
		1770-KF3 2760-RB 1775-KA 5130-RM	RS-232C	3.1 설정 예제 1 (4 페이지)	5.3 케이블 표 3 (9 페이지-(D))
		1771-KGM	RS-232C	3.1 설정 예제 1 (4 페이지)	5.3 케이블 표 3 (9 페이지-(E))

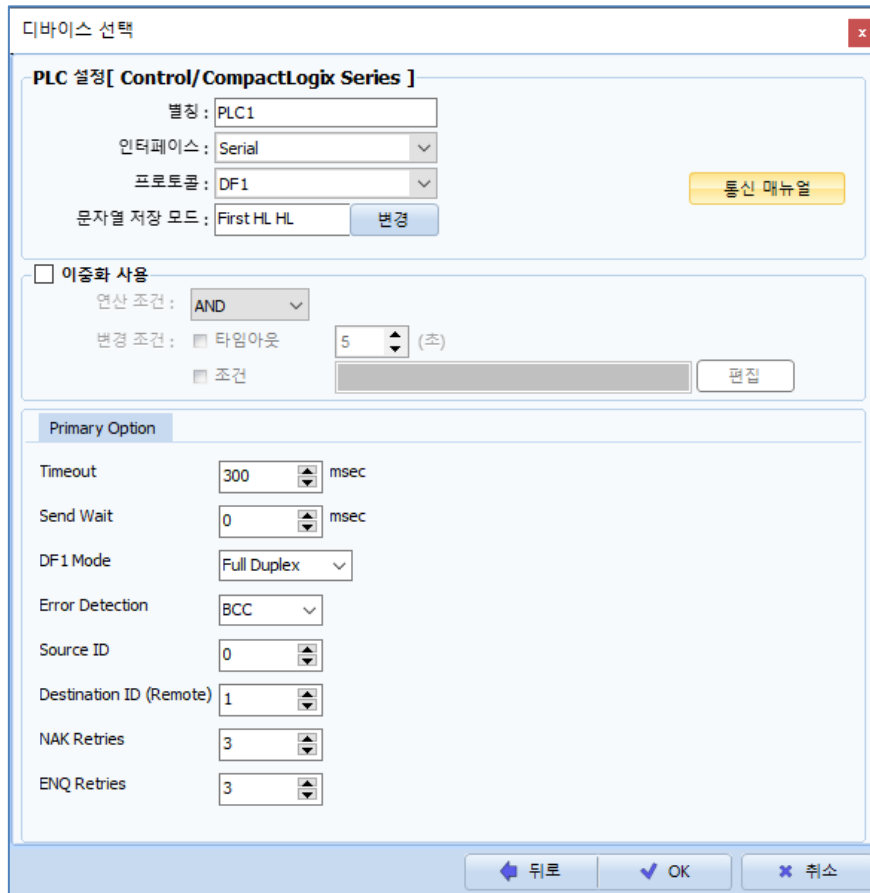
■ 연결 구성

• 1 : 1(TOP 1 대와 외부 장치 1 대) 연결



2. 외부 장치 선택

■ TOP 모델 및 포트 선택 후 외부 장치를 선택합니다.



설정 사항		내용
TOP	모델	TOP 디스플레이와 프로세스를 확인하여 터치 모델을 선택합니다.
외부 장치	제조사	TOP와 연결할 외부 장치의 제조사를 선택합니다. "Rockwell Automation, Inc"를 선택 하십시오.
	PLC	TOP에 연결 될 외부 장치의 모델 시리즈를 선택 합니다. "MicroLogix/SLC500 Series DF1" 를 선택 하십시오. 연결을 원하는 외부 장치가 시스템 구성 가능한 기종인지 1장의 시스템 구성에서 확인 하시기 바랍니다.

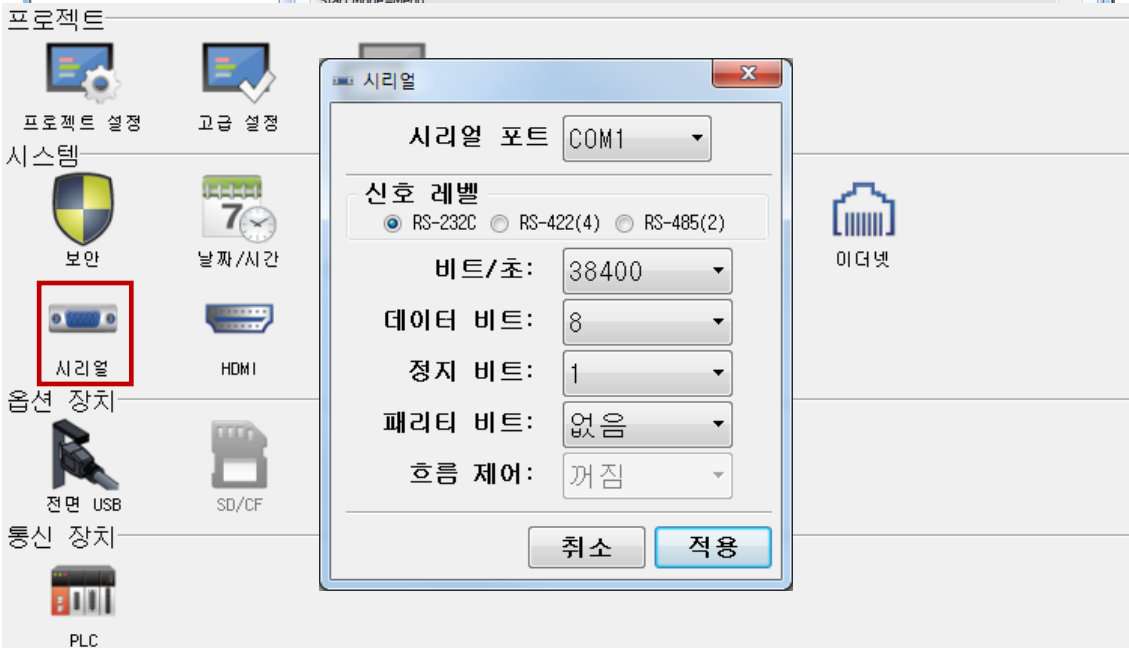
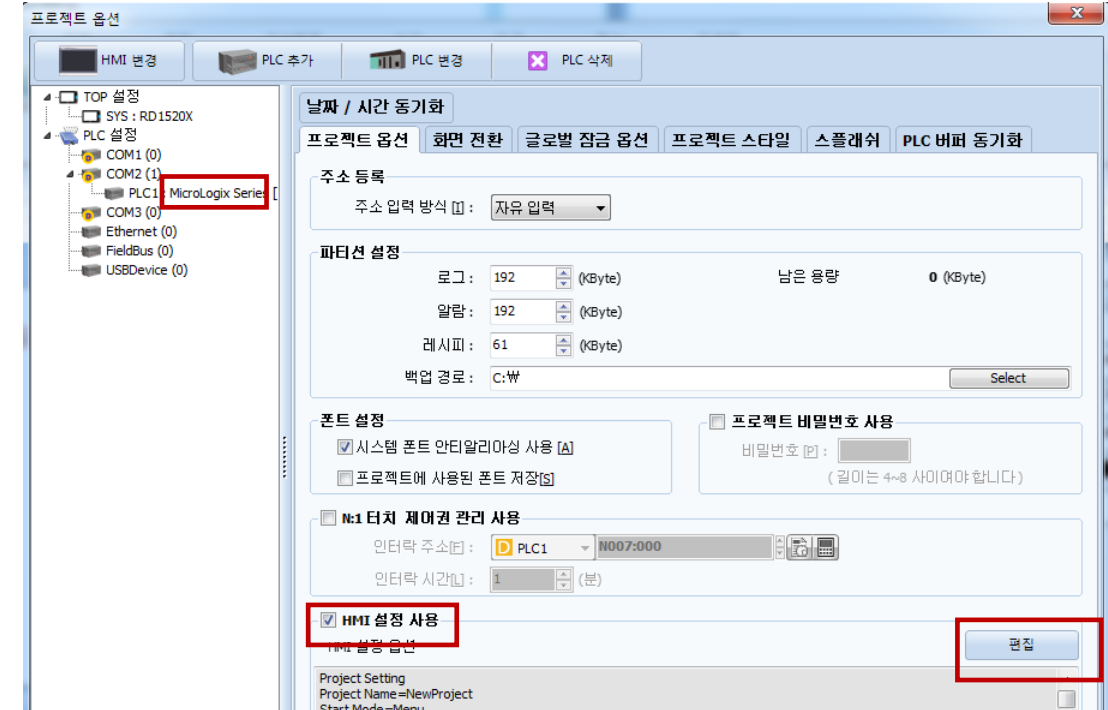
3. TOP 통신 설정

통신 설정은 TOP Design Studio 혹은 TOP 메인 메뉴에서 설정 가능 합니다. 통신 설정은 외부 장치와 동일하게 설정해야 합니다.

3.1 TOP Design Studio 에서 통신 설정

(1) 통신 인터페이스 설정

- [프로젝트 > 프로젝트 속성 > TOP 설정] → [프로젝트 옵션 > “HMI 설정 사용” 체크 > 편집 > 시리얼]
- TOP 통신 인터페이스를 TOP Design Studio에서 설정합니다.



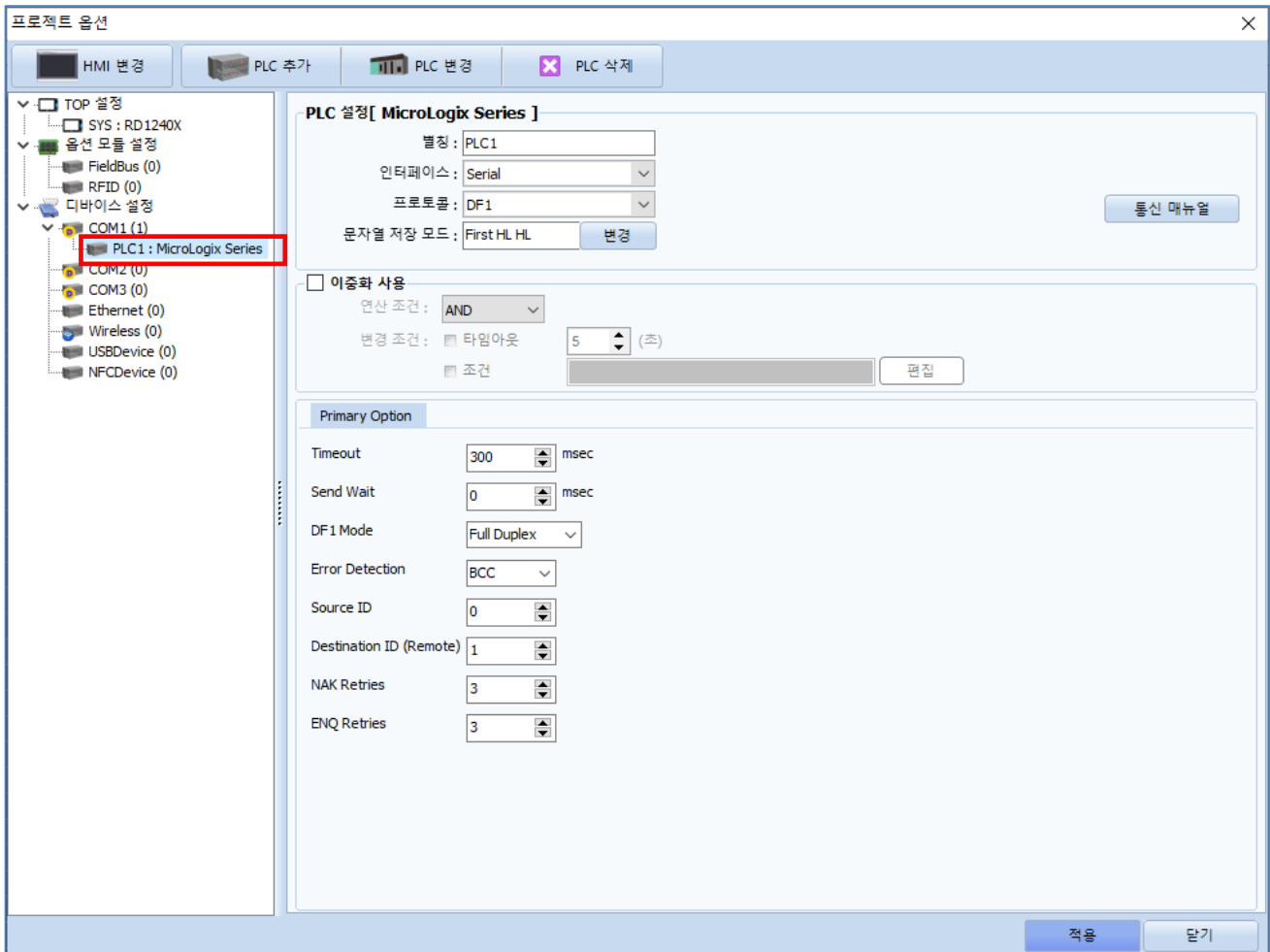
항 목	TOP			외부 장치	비 고
신호 레벨 (포트)	RS-232C	RS-422	RS-485	RS-232C RS-422/485	
보우레이트	38400				
데이터 비트	8				
정지 비트	1				
패리티 비트	없음				

※ 위의 설정 내용은 본 사에서 권장하는 예제입니다.

항 목	설 명
신호 레벨	TOP – 외부 장치 간 시리얼 통신 방식을 선택합니다.
보우레이트	TOP – 외부 장치 간 시리얼 통신 속도를 선택합니다.
데이터 비트	TOP – 외부 장치 간 시리얼 통신 데이터 비트를 선택합니다.
정지 비트	TOP – 외부 장치 간 시리얼 통신 정지 비트를 선택합니다.
패리티 비트	TOP – 외부 장치 간 시리얼 통신 패리티 비트 확인 방식을 선택합니다.

(2) 통신 옵션 설정

- [프로젝트 > 프로젝트 속성 > PLC 설정 > COM> "PLC1 : Control/Compact Logix Series"]
 - DF1 통신 드라이버의 옵션을 TOP Design Studio에서 설정합니다.



3.2 TOP 에서 통신 설정

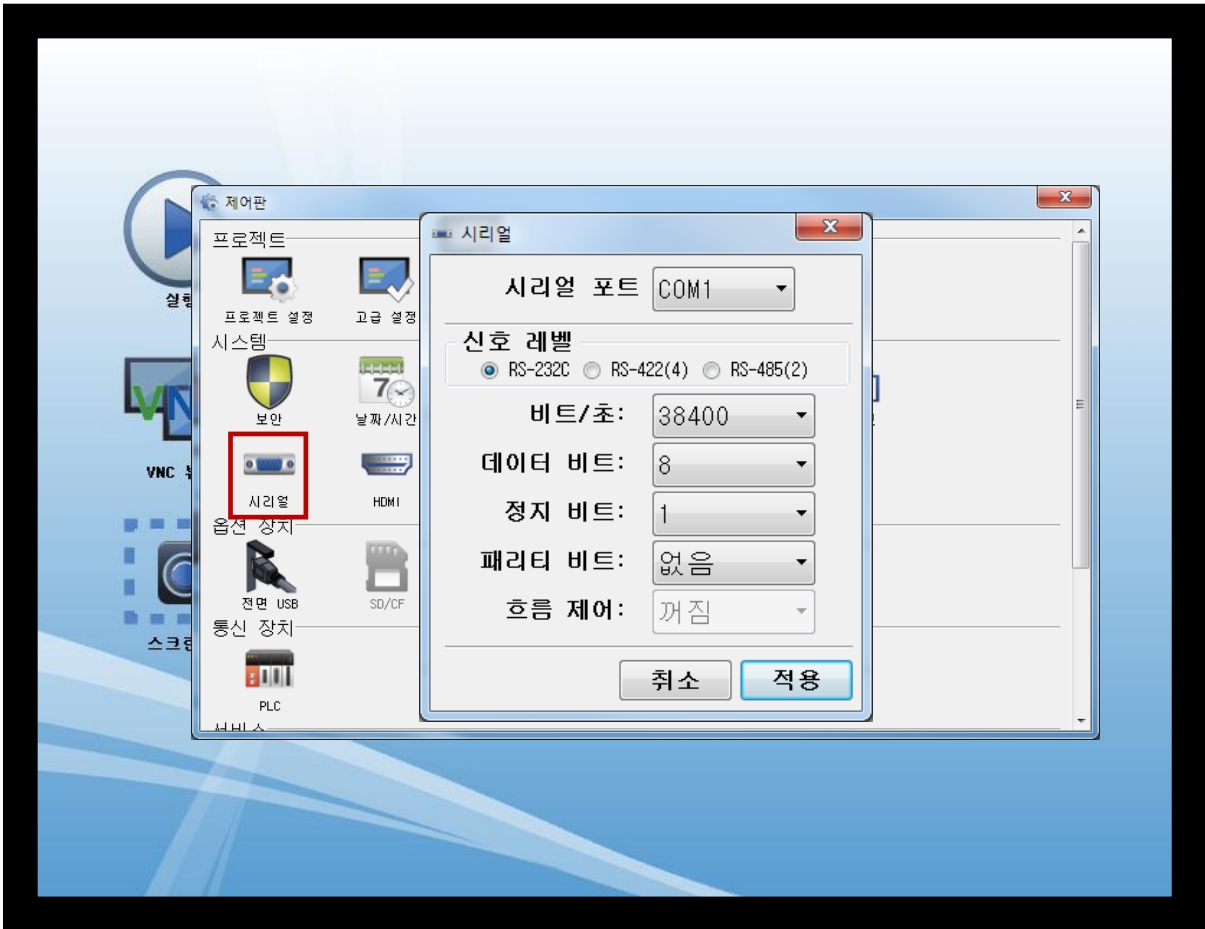
※ “3.1 TOP Design Studio 에서 통신 설정” 항목의 “HMI 설정 사용”을 체크 하지 않은 경우의 설정 방법입니다.

■ TOP 화면 상단을 터치하여 아래로 드래그 합니다. 팝업 창의 “EXIT”를 터치하여 메인 화면으로 이동합니다.



(1) 통신 인터페이스 설정

■ [메인 화면 > 제어판 > 시리얼]



항 목	TOP			외부 장치	비 고
신호 레벨 (포트)	RS-232C	RS-422	RS-485	RS-232C RS-422/485	
보우레이트	38400				
데이터 비트	8				
정지 비트	1				
패리티 비트	없음				

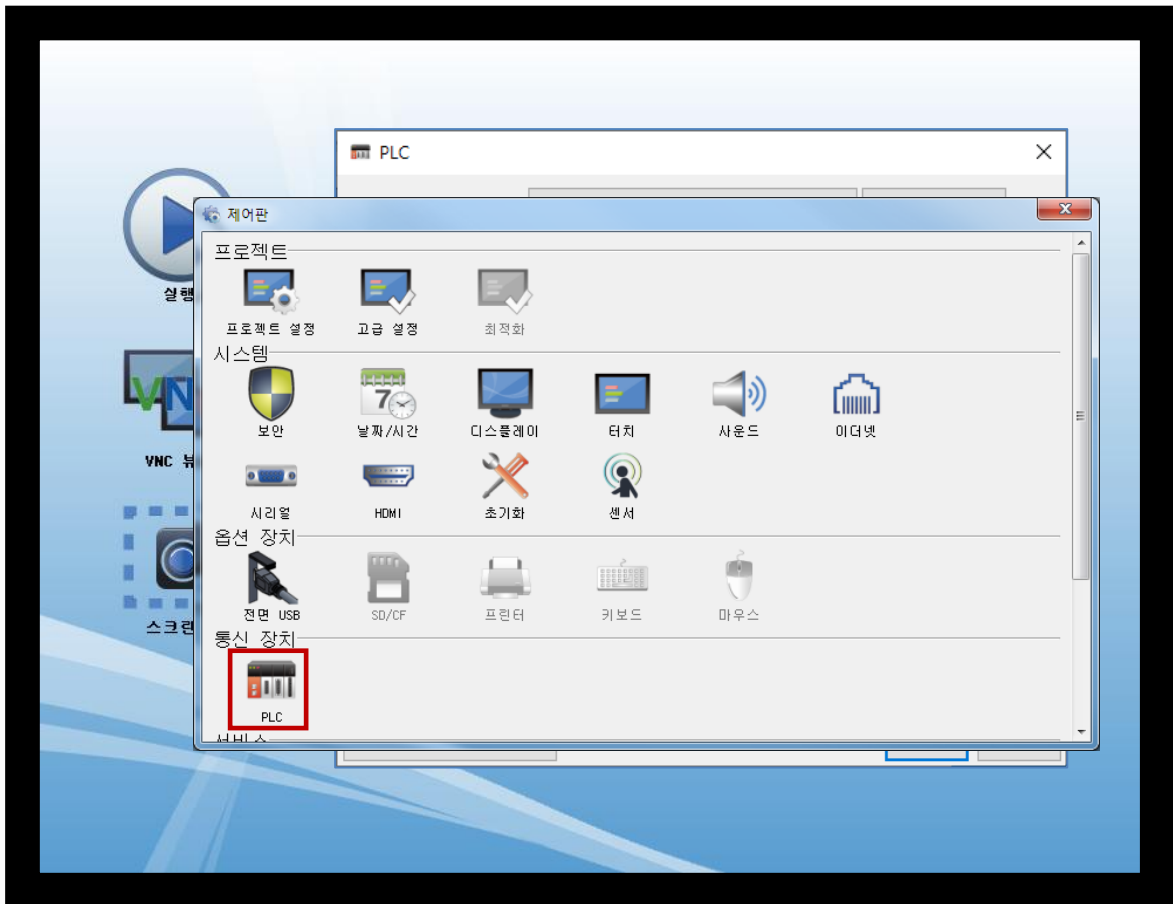
※ 위의 설정 내용은 본사에서 권장하는 설정 예제입니다.

항 목	설 명
신호 레벨	TOP - 외부 장치 간 시리얼 통신 방식을 선택합니다.
보우레이트	TOP - 외부 장치 간 시리얼 통신 속도를 선택합니다.
데이터 비트	TOP - 외부 장치 간 시리얼 통신 데이터 비트를 선택합니다.
정지 비트	TOP - 외부 장치 간 시리얼 통신 정지 비트를 선택합니다.
패리티 비트	TOP - 외부 장치 간 시리얼 통신 패리티 비트 확인 방식을 선택합니다.



(2) 통신 옵션 설정

■ [메인 화면 > 제어판 > PLC]



3.3 통신 진단

■ TOP – 외부 장치 간 인터페이스 설정 상태를 확인

- TOP 화면 상단을 터치하여 아래로 드래그. 팝업 창의 "EXIT"를 터치하여 메인 화면으로 이동한다
- [제어판 > 시리얼] 에서 사용 하고자 하는 포트(COM1/COM2/COM3) 설정이 외부 장치의 설정 내용과 같은지 확인한다

■ 포트 통신 이상 유무 진단

- [제어판 > PLC] 에서 "통신 진단"을 터치한다.
- 화면 상에 Diagnostics 다이얼로그 박스가 팝업 되며 진단 상태를 판단한다.

OK	통신 설정 정상
Time Out Error	통신 설정 비정상 - 케이블 및 TOP, 외부 장치의 설정 상태 확인한다. (참조 : 통신 진단 시트)

■ 통신 진단 시트

- 외부 단말기와 통신 연결에 문제가 있을 경우 아래 시트의 설정 내용을 확인 바랍니다.

항목	내용	확인		참 고	
시스템 구성	시스템 연결 방법	OK	NG	1. 시스템 구성	
	접속 케이블 명칭	OK	NG		
TOP	버전 정보	OK	NG	2. 외부 장치 선택 3. 통신 설정	
	사용 포트	OK	NG		
	드라이버 명칭	OK	NG		
	기타 세부 설정 사항	OK	NG		
	상대 국번	프로젝트 설정	OK		NG
		통신 진단	OK		NG
	시리얼 파라미터	전송 속도	OK		NG
		데이터 비트	OK		NG
정지 비트		OK	NG		
패리티 비트		OK	NG		
외부 장치	CPU 명칭	OK	NG	4. 외부 장치 설정	
	통신 포트 명칭(모듈 명)	OK	NG		
	프로토콜(모드)	OK	NG		
	설정 국번	OK	NG		
	기타 세부 설정 사항	OK	NG		
	시리얼 파라미터	전송 속도	OK		NG
		데이터 비트	OK		NG
		정지 비트	OK		NG
패리티 비트		OK	NG		
어드레스 범위 확인	OK	NG	6. 지원 어드레스 (자세한 내용은 PLC 제조사의 매뉴얼을 참고 하시기 바랍니다.)		

4. 외부 장치 설정

"MicroLogix/SLC500 Series" Ladder Software "RSLogix 500"를 사용하여 아래와 같이 설정 하십시오. 본 예제에서 설명된 내용보다 더 자세한 설정법은 PLC 사용자 매뉴얼을 참조하십시오.



동일 단위 네트워크 상에 연결된 외부 장치에 대해 중복된 Source ID(국번)를 설정하지 마십시오.

1. "RSLogix 500"의 프로젝트 창에서 [Channel Configuration]을 더블 클릭하여 "Channel Configuration"윈도우가 나타나도록 합니다.
2. "Channel Configuration" 윈도우에서 [Chan. 0 -System] 탭을 선택 한 후, 아래와 같이 설정 합니다.

Setup Items	Setup Description	Remarks	
Driver	DF1 Full Duplex Slave	Fixed	
Baud Rate	19200		
Parity	NONE		
Stop Bits	1		
Source ID (Station Address)	0		
Protocol Control	Control	No Handshaking	Fixed
	Error Detection	BCC	Fixed
	Embedded	Enabled	Fixed
	Duplicate Packet Detect	No Check	Fixed
	ACK Timeout	50	
	NAK Retries	3	
	ENQ Retries	3	

3. PLC로 설정 내용을 다운로드 합니다.

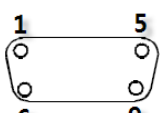
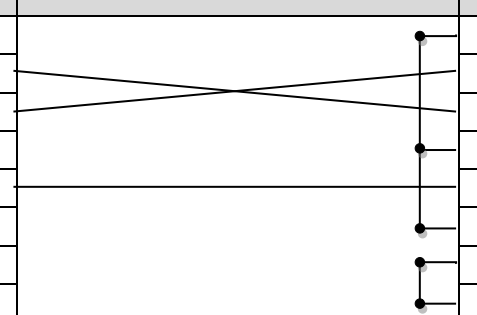
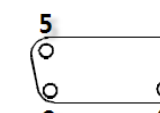
5. 케이블 표

본 Chapter는 TOP와 해당 기기 간 정상 통신을 위한 케이블 다이어그램을 소개 합니다.

(본 절에서 설명되는 케이블 다이어그램은 외부 장치 제조사의 권장사항과 다를 수 있습니다)

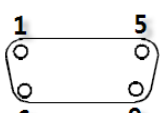
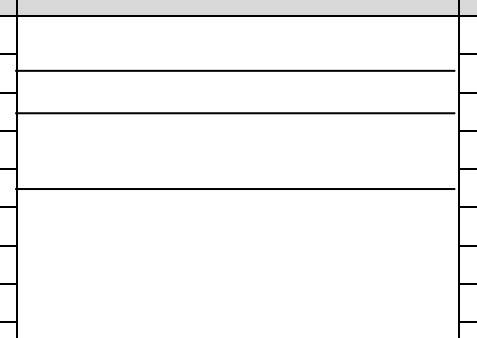
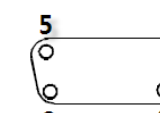
■ RS-232C (1 : 1 연결)

(A) TOP COM 포트(9핀)

TOP COM			케이블 접속	PLC		
핀 배열*주1)	신호명	핀번호		핀번호	신호명	핀 배열*주1)
 <p>통신 케이블 커넥터 전면 기준, D-SUB 9 Pin male(수, 블록)</p>	CD	1		1	CD	 <p>통신 케이블 커넥터 전면 기준, D-SUB 9 Pin female(암, 오목)</p>
	RD	2		2	RD	
	SD	3		3	SD	
	DTR	4		4	DTR	
	SG	5		5	SG	
	DSR	6		6	DSR	
	RTS	7		7	RTS	
	CTS	8		8	CTS	
		9		9		

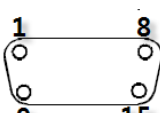
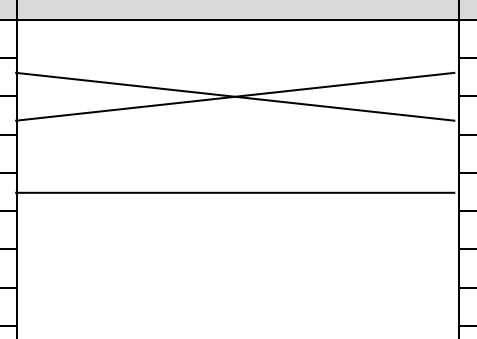
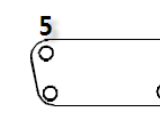
*주1) 핀 배열은 케이블 접속 커넥터의 접속면에서 본 것 입니다.

(B) TOP COM 포트(9핀)

TOP COM			케이블 접속	PLC			
핀 배열*주1)	신호명	핀번호		핀번호	신호명	핀 배열*주1)	
 <p>통신 케이블 커넥터 전면 기준, D-SUB 9 Pin male(수, 블록)</p>	CD	1		1		 <p>통신 케이블 커넥터 전면 기준, D-SUB 9 Pin female(암, 오목)</p>	
	RD	2		2	TXD		
	SD	3		3	3		RXD
	DTR	4		4	4		
	SG	5		5	5		SG
	DSR	6		6	6		
	RTS	7		7	7		
	CTS	8		8	8		
		9		9	9		

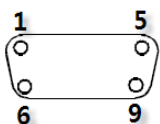
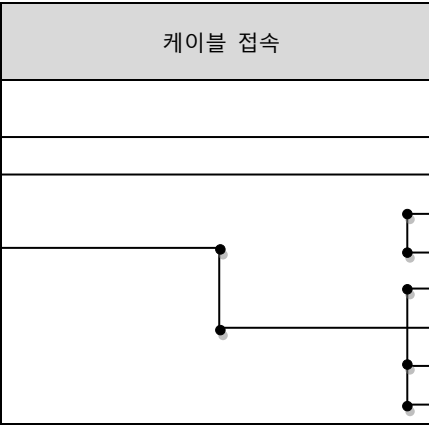
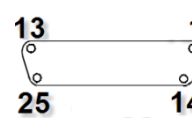
*주1) 핀 배열은 케이블 접속 커넥터의 접속면에서 본 것 입니다.

(C) TOP COM 포트(15핀)

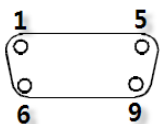
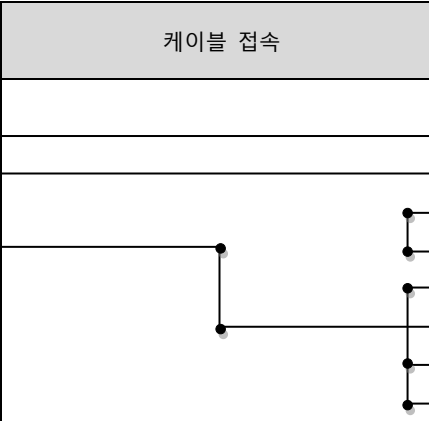
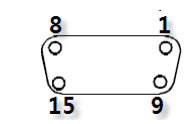
TOP COM			케이블 접속	PLC			
핀 배열*주1)	신호명	핀번호		핀번호	신호명	핀 배열*주1)	
 <p>통신 케이블 커넥터 전면 기준, D-SUB 15 Pin male(수, 블록)</p>	CD	1		1		 <p>통신 케이블 커넥터 전면 기준, D-SUB 9 Pin female(암, 오목)</p>	
	RD	2		2	RXD		
	SD	3		3	3		TXD
	DTR	4		4	4		
	SG	5		5	5		SG
	DSR	6		6	6		
	RTS	7		7	7		
	CTS	8		8	8		
		9		9	9		

*주1) 핀 배열은 케이블 접속 커넥터의 접속면에서 본 것 입니다.

(D) TOP COM 포트(9핀)

TOP COM			케이블 접속	PLC		
핀 배열*주1)	신호명	핀번호		핀번호	신호명	핀 배열*주1)
 <p>통신 케이블 커넥터 전면 기준, D-SUB 9 Pin male(수, 블록)</p>	CD	1		1	GND	 <p>통신 케이블 커넥터 전면 기준, D-SUB 25 Pin female(암, 오목)</p>
	RD	2		2	TXD	
	SD	3		3	RXD	
	DTR	4		4	RTS	
	SG	5		5	CTS	
	DSR	6		6	DSR	
	RTS	7		7	COM	
	CTS	8		8	DCD	
		9		20	DTR	

(E) TOP COM 포트(9핀)

TOP COM			케이블 접속	PLC		
핀 배열*주1)	신호명	핀번호		핀번호	신호명	핀 배열*주1)
 <p>통신 케이블 커넥터 전면 기준, D-SUB 9 Pin male(수, 블록)</p>	CD	1		1	GND	 <p>통신 케이블 커넥터 전면 기준, D-SUB 15 Pin female(암, 오목)</p>
	RD	2		2	TXD	
	SD	3		3	RXD	
	DTR	4		4	RTS	
	SG	5		5	CTS	
	DSR	6		6	DSR	
	RTS	7		7	COM	
	CTS	8		8	DCD	
		9		20	DTR	

*주1) 핀 배열은 케이블 접속 커넥터의 접속면에서 본 것 입니다.

6. 지원 어드레스

TOP에서 사용 가능한 디바이스는 아래와 같습니다.

CPU 모듈 시리즈/타입에 따라 디바이스 범위(어드레스) 차이가 있을 수 있습니다. TOP 시리즈는 외부 장치 시리즈가 사용하는 최대 어드레스 범위를 지원합니다. 사용하고자 하는 장치가 지원하는 어드레스 범위를 벗어 나지 않도록 각 CPU 모듈 사용자 매뉴얼을 참조/주의 하십시오.



디바이스 표기 방식 → Device Name File Number : Element

6.1 MicroLogix Series

Device	Bit Address	Word Address	32 bits	Remarks	
Output File	O000:000.00 – O008:255.15	O000:000 – O008:255			
Input File	I000:000.00 – I008:255.15	I000:000 – I008:255			
Bit File	B003:000.00 – B003:255.15 B009:000.00 – B255:255.15	B003:000 – B003:255 B009:000 – B255:255			
Timer File Coil	Done	TC004:000.13 – TC004:255.13 TC009:000.13 – TC255:255.13	-		
	Timing	TC004:000.14 – TC004:255.14 TC009:000.14 – TC255:255.14			
	Enable	TC004:000.15 – TC004:999.15 TC009:000.15 – TC099:999.15			
	Preset	-			TP004:000 – TP004:255 TP009:000 – TP255:255
	Accumulated	-			TA004:000 – TA004:255 TA009:000 – TA255:255
Counter Coil File	Update Acc	CC005:000.10 – CC005:255.10 CC009:000.10 – CC255:255.10	-	L/H	
	Underflow	CC005:000.11 – CC005:255.11 CC009:000.11 – CC255:255.11			
	Overflow	CC005:000.12 – CC005:255.12 CC009:000.12 – CC255:255.12			
	Done	CC005:000.13 – CC005:255.13 CC009:000.13 – CC255:255.13			
	Down Enable	CC005:000.14 – CC005:255.14 CC009:000.14 – CC255:255.14			
	Up Enable	CC005:000.15 – CC005:255.15 CC009:000.15 – CC255:255.15			
	Preset	-			CP005:000 – CP005:255 CP009:000 – CP255:255
Accumulated	-	CA005:000 – CA005:255 CA009:000 – CA255:255			
Integer File	N007:000.00 – N007:255.15 N009:000.00 – N255:255.15	N007:000 – N007:255 N009:000 – N255:255			
Floating Point File	-	F008:000 – F255:255	H/L		
String File	-	ST9:0 – ST255:255	L/H		
Long Word File	L9:0/0 – L255:255/31	L9:0 – L255:255			

6.2 SLC 500 Series

Device		Bit Address		Word Address	32 bits	Remarks
Output File		O000:000.00 – O063:255.15		O000:000 – O063:255	L/H	
Input File		I000:000.00 – I063:255.15		I000:000 – I063:255		
Bit File		B003:000.00 – B003:255.15 B009:000.00 – B255:255.15		B003:000 – B003:255 B009:000 – B255:255		
Timer File	Coil	Done	TC004:000.13 – TC004:255.13 TC009:000.13 – TC255:255.13	-		
		Timing	TC004:000.14 – TC004:255.14 TC009:000.14 – TC255:255.14			
		Enable	TC004:000.15 – TC004:999.15 TC009:000.15 – TC099:999.15			
Preset		-		TP004:000 – TP004:255 TP009:000 – TP255:255		
Accumulated		-		TA004:000 – TA004:255 TA009:000 – TA255:255		
Counter File	Coil	Update Acc	CC005:000.10 – CC005:255.10 CC009:000.10 – CC255:255.10	-		
		Underflow	CC005:000.11 – CC005:255.11 CC009:000.11 – CC255:255.11			
		Overflow	CC005:000.12 – CC005:255.12 CC009:000.12 – CC255:255.12			
		Done	CC005:000.13 – CC005:255.13 CC009:000.13 – CC255:255.13			
		Down Enable	CC005:000.14 – CC005:255.14 CC009:000.14 – CC255:255.14			
		Up Enable	CC005:000.15 – CC005:255.15 CC009:000.15 – CC255:255.15			
Preset		-		CP005:000 – CP005:255 CP009:000 – CP255:255		
Accumulated		-		CA005:000 – CA005:255 CA009:000 – CA255:255		
Integer File		N007:000.00 – N007:255.15 N009:000.00 – N255:255.15		N007:000 – N007:255 N009:000 – N255:255		
Floating Point File		-		F008:000 – F255:255	H/L	